

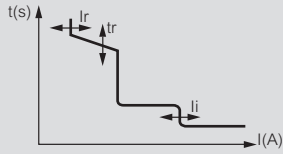
DMX³ 1600

unités de protection électroniques

Réglages des unités de protection électroniques

MP4 LI

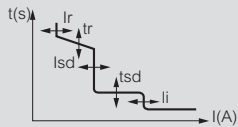
Ir, li, tr réglages en face avant



- **Protection long retard contre les surcharges**
Ir de 0.4 à 1 x In (6 + 6 pas) sur deux curseurs (0.4 ÷ 0.9, par pas de 0.1 et 0.0 ÷ 0.1, par pas de 0.02)
- **Délai de la protection long retard**
tr - à 6 x Ir (4 + 4 pas)
tr = 5-10-20-30 s (MEM ON) 30-20-10-5 s (MEM OFF)
- **Protection instantanée contre les très forts courts-circuits**
li de 2 à 15 x In ou l_{cw} (9 pas) li = 2-3-4-6-8-10-12-15 x In ou l_{cw}
- **Protection du neutre** : OFF-50%-100%

MP4 LSI / MP2

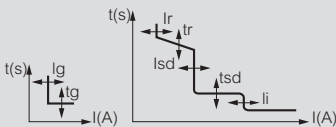
Ir, tr, l_{sd}, li réglages en face avant



- **Protection long retard contre les surcharges**
Ir de 0.4 à 1 x In (6 + 6 pas) sur deux curseurs (0.4 ÷ 0.9, par pas de 0.1 et 0.0 ÷ 0.1, par pas de 0.02)
- **Délai de la protection long retard**
tr - à 6 x Ir (4 + 4 pas) tr = 5-10-20-30 s (MEM ON) 30-20-10-5 s (MEM OFF)
- **Protection court retard contre les courts-circuits**
l_{sd} de 1.5 à 10 x Ir (9 pas) l_{sd} = 1.5-2-2.5-3-4-5-6-8-10 x Ir
- **Délai de la protection court retard**
tsd = 0.1-0.2-0.5-1 s (t=const),
0.3-0.2-0.1-0.01 s (I²t=const)
- **Protection instantanée contre les très forts courts-circuits**
li de 2 à 15 x In ou l_{cw} (9 pas) li=off-2-3-4-6-8-10-12-15 x In ou l_{cw}
- **Protection du neutre** : OFF-50%-100%

MP4 LSIg / MP2

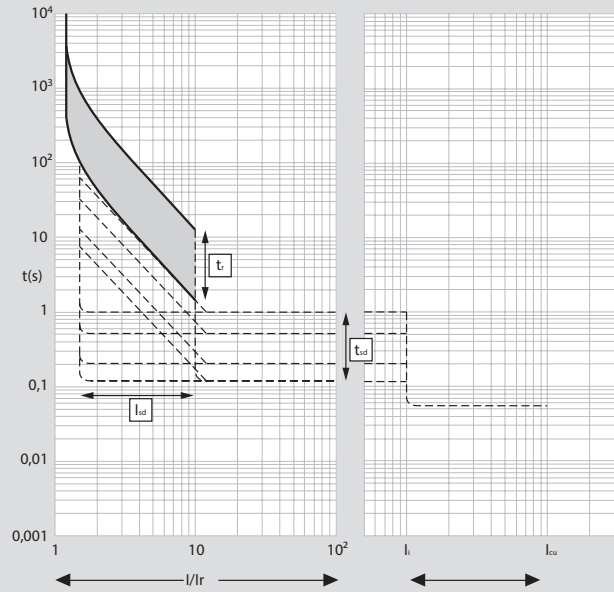
Ir, tr, li, l_g, t_g, l_{sd}, t_{sd}, réglages en face avant



- **Protection long retard contre les surcharges**
Ir de 0.4 à 1 x In (6 + 6 pas) sur deux curseurs (0.4 ÷ 0.9, par pas de 0.1 et 0.0 ÷ 0.1, par pas de 0.02)
- **Délai de la protection long retard**
tr - à 6 x Ir (4 + 4 pas) tr = 5-10-20-30 s (MEM ON)
30-20-10-5 s (MEM OFF)
- **Protection court retard contre les courts-circuits**
l_{sd} de 1.5 à 10 x Ir (9 pas) l_{sd} = 1.5-2-2.5-3-4-5-6-8-10 x Ir
- **Délai de la protection court retard**
tsd = 0.1-0.2-0.5-1 s (t=constant),
0.3-0.2-0.1-0.01 s (I²t=constant)
- **Protection instantanée contre les très forts courts-circuits**
li de 2 à 15 x In ou l_{cw} (9 pas) li = OFF-2-3-4-6-8-10-12-15 x In ou l_{cw}
- **Courant de défaut à la terre**
l_g de 0.2 à 1 x In (9 pas) l_g = 0.2-0.3-0.4-0.5-0.6-0.7-0.8-1 x In : OFF
t_g de 0.1 + 1 s (4 pas) t_g = 0.1-0.2-0.5-1 s (les 2 t = k et I²t = k)
- **Protection du neutre** : OFF-50%-100%

Courbes de fonctionnement

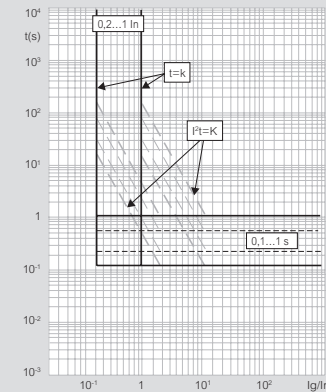
(exemple pour unité de protection LCD)



Ir = protection long retard
l_{sd} = protection court retard
li = protection instantanée réglable
tr = délai de la protection long retard
tsd = délai de la protection court retard

Si le courant de court-circuit est supérieur à I_{cn} ou si l'unité de protection est réglée en position l_{cw}, le temps d'intervention est de 30 ms

Protection contre les défauts de terre (LSIg)



Limitation en contrainte thermique

